

PORADNIKI

Reverse Engineering od asemblera do formalnej specyfikacji przez transformacje programu

Streszczenie

System transformacji FermaT, oparty na badaniach prowadzonych przez ostatnie 16 lat na Uniwersytecie Durham, Uniwersytet De Monfort i Software Migrations Ltd, jest przemysłową formalną transformacją z wieloma aplikacjami w rozumieniu programu i migracji językowej. Tu pokażemy studium przypadku, który używa zautomatyzowanych i ręcznych transformacji i abstrakcji dla konwersji kodu assemblerowego programu IBM 370 na specyfikację bardzo wysokopoziomej abstrakcji.

Słowa kluczowe: Assembler, Migracja, Zrozumienie, Metody formalne, Abstrakcja, WSL, Szerokie Spektrum Języka, Transformacja Programu, System Legacy, Restrukturyzacja

Wprowadzenie

Jest ogromny zbiór systemów operacyjnych oprogramowania, które mają istotne znaczenie dla ich użytkowników, ale stają się coraz trudniejsze do utrzymania, wzocnienia i bycia na bieżąco z szybko zmieniającymi się wymaganiami. Dla wielu z tak zwanych klasycznych systemów istnieje możliwość odrzucenia systemu i ponowne napisanie od początku jest nieopłacalne ekonomicznie. Zatem pilną potrzebą dla tych stają się metody, które pozwalają rozwijać się w sposób kontrolowany. W szczególności klasyczne systemy assemblerowe mają wysokie koszty utrzymania, a migracja takich systemów do innych środowisk (np architektury klient-serwer) jest dużo trudniejsze niż do systemów języków wysokopoziomowych. System transformacji FermaT używa formalnie sprawdzonych transformacji programu, które chronią lub udoskonalają semantykę programu podczas zmiany jego formy. Te transformacje są stosowane do restrukturyzacji i uproszczenia klasycznych systemów i wyodrębniania wysokopoziomowej reprezentacji. Przez użycie właściwej sekwencji transformacji, wyodrębniona reprezentacja gwarantuje zrównoważenie logiki oryginalnego kodu. Metoda jest oparta na formalnym szerokim spektrum języka, zwanego WSL, z towarzyszeniem metody formalnej. Przez 16 lat zaprojektowano duży katalog sprawdzonych transformacji, razem z mechanicznym sprawdzaniem warunków stosowania. Ma to zastosowanie dla wielu projektów programistycznych, reverse engineeringu i zarządzania problemami.

Teoretyczne podstawy

Teoretyczna praca na której opiera się FeramT nie jest konserwacja oprogramowania ale na badaniach nad rozwojem języka w którym dowody równoważności dla transformacji programu mogą być osiągnięte taka łatwo jak to możliwe dla szerokiej gamy konstrukcji. WSL jest "Szerokim Spektrum Języka" jest używanym w naszych transformacjach programu, który obejmuje konstrukcje programistyczne niskopoziomowe i abstrakcyjne specyfikacje wysokopoziomowe wewnątrz pojedynczego języka. Ma to tę zaletę, że nie ma konieczności rozróżniania między programowaniem i specyfikacją języka: cały rozwój transformacji programu od

specyfikacji abstrakcyjnej do szczegółowej implementacji może być zawarty w pojedynczym języku. Odwrotnie, cały proces reverse engineeringu, od transliteracji programu źródłowego do specyfikacji wysokopoziomowej, może być również zawarta w tym samym języku. Podczas tego procesu, różne części programu mogą być wyrażone przez różne poziomy abstrakcji. Więc formal WSL jest idealnym narzędziem dla rozwoju metod dla rozwoju formalnego programu jak również formalnego reverse engineeringu (dla którego użyjemy terminu odwrócona inżynieria). Transformacja programu jest działaniem, które modyfikuje program na różne formy, które mają to samo zewnętrzne zachowanie (tj jest odpowiednikiem precyzyjnie zdefiniowanej semantyki denotacyjnej) Ponieważ zarówno programy i specyfikacje są częścią tego samego języka, transformacje mogą być używane do zademonstrowania, że dany program jest poprawnie zaimplementowany przy danej specyfikacji. Udoskonalenie jest działaniem, które modyfikuje program aby uczynić jego zachowanie bardziej określonym i/lub bardziej deterministycznym. Typowa implementacja niedeterministycznej specyfikacji będzie udoskonalona niż strikcie równoważna. Przeciwnością udoskonalenia jest abstrakcja: mówimy, że specyfikacja jest abstrakcją programu, który ją implementuje. Większość konstrukcji w WSL, na przykład instrukcje if, pętle while, procedury i funkcje, są powszechnie w wielu językach programowania. Jednak są pewne funkcje powiązane z "poziomem specyfikacji" języka, które są niespotykane. Wyrażenia i warunki (formuły) w WSL są pobierane z logiki pierwszego stopnia: faktycznie, używana jest inifinitarna logika pierwszego stopnia, co pozwala na przeliczanie nieskończonych dysjunkcji i koniunkcji. To zastosowanie logiki pierwszego rzędu oznacza, że instrukcje w WSL mogą objąć egzystencjalną i uniwersalną kwantyfikację zbiorów nieskończonych i podobne (niewykonywalne) operacje. Dwie listy operatorów również są używane w specyfikacji: dla funkcji jednoargumentowej f i listy $L = \langle a_1, \dots, a_n \rangle$ odwzorowujemy operator $*$ zdefiniowany:

$$f * L =_{DF} \langle f(a_1), f(a_2), \dots, f(a_n) \rangle$$

Dla operatora binarnego g i nie pustej listy L zdefiniowany jest operator reduce $/$:

$$\begin{aligned} g/L &=_{DF} a_1 && \text{if } n = 1 \\ &=_{DF} g(a_1, g/\langle a_2, \dots, a_n \rangle) && \text{if } \ell(L) > 1 \end{aligned}$$

Na przykład, jeśli f jest funkcją która zwraca liczby całkowite, a L jest nie pustą listą odpowiednich argumentów dla f , wtedy $f * L$ jest wynikiem stosowania f dla każdego elementu L i podliczania wyników. Użyjemy również $\ell(L)$ dla oznaczenia długości listy L i $L[i..j]$ dla oznaczenia podlisty $\langle a_i, \dots, a_j \rangle$. Przez ostatnie 16 lat został stworzony język WSL, równoległe z projektowaniem teorii transformacji i metod dowodów. Przez ten czas język ewoluował od prostego i łatwego jądra języka do pełnego

i silnego języka programowania. Na "niskopoziomym" końcu języka istnieje automatyczny tłumacz z Asemblera IBM na WSL, i z podzbioru WSL na C. Na "wysokopoziomym" końcu, jest możliwe zapisanie abstrakcyjnej specyfikacji, podobnie do Z w VDM. Transformacje programów są używane do czerpania z różnych wydajnych algorytmów z abstrakcyjnej specyfikacji. Te same transformacje są używane w odwrotnym kierunku: używając transformacji wyprowadzamy zwięzłą abstrakcyjną reprezentację specyfikacji dla kilku wymaganych programów. Opisano również użycie FermaT dla migracji z programu asemblera do modularnego i zarządzalnego kodu C, używając czystej automatycznej transformacji bez żadnych ręcznych interwencji. O ile wiadomo, żaden z innych badaczy transformacji programów nie próbował stosować swoich metod na kodzie asemblerowym. Najbliżej była Cristina Cifuentes pracująca przy dekompilacji i translacji binarnej. Tu zajmiemy się procesem reverse engineeringu. Zaczniemy od kodu asemblerowego, użyjemy formalnych transformacji do abstrakcji równoważnej specyfikacji wysokopoziomowej programu

Przykład transformacji w FermaT

W tej części opiszę małą liczbę transformacji implementowanych w FermaT, które są użyte w tym studium przypadku. Jeśli S_1 i S_2 są dowolnymi instrukcjami WSL a Δ jest dowolną formułą zbioru przeliczalnego bez wolnych zmiennych, wtedy zapiszemy $\Delta \vdash S_1 \leq S_2$ oznaczając, że S_2 jest udoskonaleniem S_1 ilekroć wszystkie formuły w Δ są prawdą. Jeśli $\Delta \vdash S_1 \leq S_2$ i $\Delta \vdash S_2 \leq S_1$ wtedy zapiszemy $\Delta \vdash S_1 \approx S_2$ i powiemy, że S_1 i S_2 są odpowiednikami. Jeśli S_2 jest generowane z S_1 przez transformację, wtedy $\Delta \vdash S_1 \approx S_2$ gdzie Δ jest zbiorem warunków stosowania dla tej transformacji

Rozwinięcie w przód

Jeśli B jest dowolnym warunkiem a S_1 , S_2 i S_3 są dowolnymi instrukcjami wtedy:

$$\Delta \vdash \text{if } B \text{ then } S_1 \text{ else } S_2 \text{ fi}; S_3 \approx \\ \text{if } B \text{ then } S_1; S_3 \text{ else } S_2; S_3 \text{ fi}$$

Pętle

Jak zwykle przy pętlach for i while istnieje zapis dla pętli nieograniczonej. Instrukcje tej formy do S od, gdzie S jest instrukcją, są "nieskończonymi" lub "nieograniczonymi" pętlami, które mogą być tylko zakończone przez wykonanie instrukcji w postaci exit(n) co powoduje, że program się kończy po n pętlach. Użyjemy exit jako skrót dla exit(1). Uprościmy język odrzucając exit, które opuszcza blok lub pętlę inną niż pętla nieograniczona. Będziemy również naciskać aby n było liczbą całkowitą, a nie zmienną lub wyrażeniem - to zapewnia, że zawsze możemy określić cel exit.

Definicja 1 Globalen zastępowanie

Jeśli $P(S,p)$ jest predykatem w instrukcji S i pozycją p wewnątrz

S , a $S'(S,p)$ jest funkcją która zwraca instrukcję dla danej instrukcji S i p , wtedy wpływ zastępowania lub dodawania do instrukcji na pozycji p w S z $S'(S,p)$ dla każdego p takiego, że $P(S,p)$ jest oznaczone

$$S [S'(S,p) / p \mid P(S,p)]$$

Jeśli instrukcja na pozycji p w S jest instrukcją `exit`, wtedy jest zastępowana przez $S'(S,p)$. W przeciwnym razie, $S'(S,p)$ jest dołączane w sekwencji po instrukcji na pozycji p . Wewnątrz globalnego zastępowania użyjemy $\delta(S,p)$ oznacza głębokość elementu instrukcji. Jest to liczba dołączonych pętli do ... od otaczających ten element. Użyjemy $\tau(S,p)$ do oznaczenia wartości końcowej instrukcji. Jest to liczba dołączanych pętli wokół S które mogą być zakończone wykonaniem instrukcji na pozycji p w S . Jeśli instrukcja na pozycji p w S nie kończy S wtedy $\tau(S,p) = -1$. Na przykład, dowolne `exit (n)` ma wartość końcową n . Jeśli S zawiera `exit (n)` wewnątrz m zagnieżdżonych pętli (gdzie $m \leq n$) wtedy wartość końcowa samej S , oznaczona $\tau(S, \langle \rangle)$, będzie to przynajmniej $n - m$. Instrukcja S z wartością końcową zero nie może zakończyć dołączonych pętli, więc kolejna rzecz wykonywana po S będzie to kolejna instrukcja w sekwencji zawierającej S (jeśli jest jedyneką). Taka instrukcja nazywana jest właściwą sekwencją. Jeśli S jest właściwą sekwencją wtedy

$$\Delta \vdash \text{do if } B \text{ then exit fi; } S \text{ od} \approx \text{while } \neg B \text{ do } S \text{ od}$$

W poniższej transformacji, globalne zastępowania są stosowane do prostej końcowej instrukcji S . To są instrukcje które są albo sekwencją, trybem warunkowym albo pętlą `do... od` i które będą się kończyć S jeśli są wykonywane. Na przykład w

```
if B then x := 1; y := 2 else exit fi
końcowe instrukcje to y := 2 i exit. Jeśli instrukcja jest
dołączona w pętli do .. od, tylko exit będzie instrukcją końcową.
Zwykle pomijamy parametry z  $\delta$  i  $\tau$  w globalnym zastępowaniu kiedy
wynikają w sposób oczywisty z kontekstu
```

Definicja 2 Zwiększanie

Zwiększanie S o n (gdzie n jest dowolną nieujemną liczbą całkowitą) jest definiowane jako zwiększanie wszystkich prostych instrukcji końcowych w S . `exit` jest zwiększone przez zwiększanie jej parametrów, podczas gdy dowolne inne proste instrukcje są zwiększane przez dołączenie `exit`:

$$S + n =_{DF} S [\text{exit}(n + \delta) / p \mid \tau \geq 0]$$

Na przykład:

```
if B then x:= 1; y:=2 else exit fi+2
```

= if B then x:=1; y:=2; exit(2) else exit(3) fi

podczas gdy:

do if B then x:= 1; y:= 2 else exit fi od +2

= do if B then x:=1; y:=2 else exit(3) fi od

Definicja 3 Częściowe zwiększanie

Notacja $S + (n,m)$ gdzie $m \geq 0$ oznacza zwiększenie instrukcji końcowej w S z wartością końcową m lub większą:

$$S + (n, m) =_{DF} S[\text{exit}(n + \delta) / p \mid \tau \geq m]$$

Zauważ , że $\text{do } S \text{ od } + (n,m) = \text{do } S + (n,m+1) \text{ od}$

Absorpcja

Dla dowolnych instrukcji S_1 i S_2 :

$$\Delta \vdash S_1; S_2 \approx S_1[S_2 + \delta / p \mid \tau = 0]$$

Na przykład:

do if B then x:= 1; y:= 2 else exit fi od; z :=1

do if B then x:=1; y:=2 else z := 1;exit fi od

Ta transformacja może być stosowana na odwrót do "wyjmowania" kodu z pętli.

Fałszywa pętla

Możemy wstawić pętlę wokół dowolnej instrukcji, przez zwiększenie :

$$\Delta \vdash S \approx \text{do } S + 1 \text{ od}$$

(Jest to "fałszywa pętla" ponieważ ciało pętli może być wykonana tylko raz)

Pętla podwojona

Dowolna pętla może być skonwertowana do pętli podwójnej przez ostatnią transformację, lub zwiększenie ciała pętli:

$$\begin{aligned} \Delta \vdash \text{do } S \text{ od} &\approx \text{do do } S \text{ od } + 1 \text{ od} \\ &\approx \text{do do } S + 1 \text{ od od} \end{aligned}$$

Generalnie możemy arbitralnie zdecydować czy lub nie zwiększać każdą końcową instrukcję w S z wartością końcową zero:

$$\Delta \vdash \text{do } S \text{ od} \approx \\ \text{do do } S [\text{exit}(\delta + 1)/p \\ | \tau > 0 \vee \tau = 0 \wedge \Psi(S, p)] \text{ od od}$$

Gdzie Ψ jest dowolnym warunkiem w S i p . Może to być połączone z odwróceniem absorpcji dla "izolowania" części ciała pętli. Na przykład:

$$\Delta \vdash \text{do } S; \text{ if } B \text{ then } S_1 \text{ else } S_2 \text{ fi od} \\ \approx \text{do do } S + (1, 1); \\ \text{ if } B \text{ then exit else } S_2 + (1, 1) \text{ fi od;} \\ S_1 \text{ od}$$

Odwrócenie pętli

Jeśli S_1 jest właściwą sekwencją wtedy

$$\Delta \vdash \text{do } S_1; S_2 \text{ od} \approx S_1; \text{do } S_2; S_1 \text{ od}$$

Generalnie, dla dowolnych instrukcji S_1 i S_2 :

$$\Delta \vdash \text{do } S_1; S_2 \text{ od} \approx \text{do } S_1; \text{do } S_2; S_1 \text{ od} + 1 \text{ od}$$

Rozwijanie pętli

Możemy rozwinąć pierwszy krok pętli:

$$\Delta \vdash \text{do } S \text{ od} \approx S[\text{do } S \text{ od} + \delta + 1/p | \tau = 0] \\ [\text{exit}(\tau + \delta - 1)/p | \tau \geq 1]$$

gdzie RHS zawiera dwa kolejne globalne zastąpienia w S . Generalnie możemy wstawić kopię całej pętli, z pewnymi zwiększonymi instrukcjami końcowymi ciała pętli, po pewnych instrukcjach końcowych w ciele pętli. Niech S' będzie sformowane z S przez zwiększenie wybranych instrukcji końcowych z wartością końcową zero:

$$S' = S[\text{exit}(\delta + 1)/p | \tau = 0 \wedge \Phi(S, p)]$$

gdzie Φ jest dowolnym warunkiem. Wtedy:

$$\Delta \vdash \text{do } S \text{ od} \\ \approx \text{do } S [\text{do } S' \text{ od} + \delta + 1/p | \tau = 0 \wedge \Psi(S, p)] \\ [\text{exit}(\tau + \delta - 1)/p | \tau \geq 1] \text{ od}$$

gdzie Ψ jest dowolnym warunkiem

Modelowanie asemblera w WSL

Budowanie użytecznych modeli naukowych koniecznie wymaga odrzucenia pewnych informacji: innymi słowy, użyteczny model musi być niedokładny lub przynajmniej wyidealizowany do pewnego

zakresu. Na przykład "gazy idealne", "nieściśliwe płyny" czy "cząsteczki piłki bilardowej" są wszystkie użytecznymi modelami które czerpią swoją przydatność poprzez abstrahowanie od kilku szczegółów w prawdziwym świecie. W przypadku modelowania języka programowania, takiego jak Asembler, jest teoretycznie możliwe posiadać doskonały model tego języka który poprawnie przechwytyje zachowania wszystkich programów assemblerowych. Pewne funkcje Asemblera, takie jak rozgałęzienia do adresów rejestrów, samomodyfikujący kod itd, oznaczałyby, że taki model zapisywałby cały stan komputera wliczając w to wszystkie rejestry, pamięć, przestrzeń dyskową i zewnętrzne urządzenia i "interpretował" ten stan jako każdą instrukcję do wykonania (Rozważmy wpływ ładowania jakichś danych z pliku dyskowego do pamięci, w operacjach arytmetycznych w dowolnym miejscu w danych a potem rozgałęzienie do początku bloku danych!) Niestety taki model jest nieprzydatny dla reverse engineeringu czy też celów migracyjnych. To co konieczne to praktyczny model dla programów assemblerowych, który jest odpowiedni dla reverse engineeringu, i jest dość wystarczający dla działania ze wszystkimi konstrukcjami programistycznymi które prawdopodobnie napotkamy.

Asembler i tłumaczenie na WSL

Celem tłumacza assemblera na WSL jest wygenerowanie kodu WSL, którego modele jak nakładniej to możliwe zachowują oryginalny moduł assemblera, nie martwiąc się zbytnio o rozmiar, wydajność i złożoność kodu wynikowego. Zazwyczaj, surowa translacja WSL modułu assemblerowego będzie trzy do pięciu razy większa niż plik źródłowy i ma bardzo wysoką złożoność cyklomatyczną McCabe'a (zwykle w setkach, często w tysiącach). Jest tak, częściowo, ponieważ każde "rozgałęzienie do rejestru" instrukcji rozgałęzienia wysyła do podprogramu, który z kolei zawiera rozgałęzienia do każdego możliwego punktu powrotu. Dodatkowo każda instrukcja która ustawia flagę "warunku kodu" będzie tłumaczona na kod WSL, który przypisuje właściwą wartość do specjalnej zmiennej cc (do emulacji kodu warunkowego): czy lub nie kod warunkowy jest potem testowany. Jednak silnik transformacji FermaT zawiera pewne bardzo silne transformacje dla uproszczenia kodu WSL, usuwając redundancje, śledząc wysyłany kod itd. W większości przypadków FermaT może automatycznie rozszyfrować zawiły kod "rozgałęzienia do rejestru" i "rozgałęzienie i zapis" dla wyodrębnienia niezależnych, jednowejściowych jednowyjściowych procedur i wyeliminować procedurę wysyłania. Dodatkowo FermaT może prawie zawsze wyeliminować zmienną cc przez skonstruowanie właściwych instrukcji warunkowych.

Próbka programu


```

proc Management_Report ≡
  var SW1 := 0, SW2 := 0 :
    Produce_Heading;
    read(stuff);
    while NOT eof(stuff) do
      if First_Record_In_Group
        then if SW1 = 1
          then Process_End_Of_Previous_Group
            fi;
          SW1 := 1;
          Process_Start_Of_New_Group;

          Process_Record;
          SW2 := 1
        else
          Process_Record; SW2 := 1
        fi;
      read(stuff)
    od;
    if SW2 = 1 then Process_End_Of_Last_Group
    fi;
    Produce_Summary
end.

```

Ten program jest prostym generatorem raportów, który odczytuje posortowane pliki transakcyjne: każda transakcja zawiera nazwę pozycji i ilość odebraną bądź dystrybuowaną z magazynu. Program generuje raport pokazujący zmiany netto w stanie zapasów dla każdej pozycji w tym pliku transakcyjnym. Kod assemblerowy tego pseudo kodu został podany na końcu tego tekstu. Program zawiera kod samomodyfikujący: "pierwszy raz przez przełączenie" SW1 jest implementowane przez modyfikację gałęzi oznaczonej LAAA do NOP w instrukcji oznaczonej LAB i instrukcji Execute użytej do pobrania długości zmiennej

Automatyczna transformacja programu

Pierwszym etapem w procesie transformacji jest Tłumaczenie Danych. Ta transformacja używa restrukturyzowanego pliku danych do zmiany danych przedstawianych w programie. Początkowo wszystkie dane są dostępne z pamięci (przedstawiane jako tablica bajtów a) przez dodanie rejestru bazowego do przemieszczenia dla uzyskania adresu. Restrukturyzowany plik danych podaje rozkład wszystkich danych w pamięci, tak więc dokonując rozsądnych założeń o nie zachodzeniu DSECTS itd, FermaT może transformować program do odpowiedniego

programu gdzie dane są dostępne bezpośrednio przez zmienne i struktury. Na przykład rozważmy instrukcję "raw WSL":

```
!P mvc(a[db(writem, r3), 3 + 1]
      var a[db(wlast, r3), 3 + 1]);
```

Tu !P wskazuje zewnętrzną procedurę wywołującą procedurę mvc, która implementuje instrukcję MVC (przeniesienie znaków). To przeniesienie podaje liczbę znaków z danego adresu źródłowego do danego adresu przeznaczenia. Funkcja db(x,y) po prostu zwraca x+y, przemieszczenie plus rejestr bazowy, więc adres źródłowy jest writem +r3 a adres przeznaczenia to wlast +r3. Po przetłumaczeniu danych, te same nazwy są używane jako rzeczywiste zmienne a rejestry bazowe są eliminowane. Ta instrukcja jest automatycznie transformowana na proste przypisanie:

```
wlast := wrec.writem;
```

W przypadku naszego prostego programu, jest tylko jedna ukryta struktura: wrec drukuje rekord, który zawiera pola writem, wrtype i wrty plus pewne nienazwane wypełniacze.

Kolejnym etapem jest sterowanie przepływem restrukturyzacji: eliminowanie zbędnych etykiet i rozgałęzień, wprowadzenie pętli. Jest to wykonywane w szeregu przejść przez program, przy każdej iteracji program jest przeszukiwany pod kątem miejsc gdzie uproszczenie transformacji może być zastosowane. Iteracja jest kontynuowana dopóki nie zostanie osiągnięta dalsza poprawa. Surowy WSL jest zapisany jako system akcji, zbiór bezparametrowych procedur (akcji) gdzie wykonywanie dowolnej akcji zawsze będzie prowadzić do albo wywołania innej akcji albo wywołania akcji specjalnej z którą kończy cały system akcji. Sam system akcji jest prostą instrukcją, więc akcje systemu mogą być zagnieżdżone jedna wewnątrz drugiej, ale system sub akcji nie może wywołać akcji z systemu głównego. Wtedy system analizuje pozostałe akcje określając które akcje mogą sformować ciało prostej procedury. Aby to zrobić używamy kontroli przepływu i analizy przepływu danych. Jeśli określa to, że zbiór działań formuje procedurę, wtedy te działania są wyodrębniane jako system subakcji w ciele procedury. Po kontroli przepływu restrukturyzacji mamy analizę przepływu danych: w szczególności rozszerzona postać propagacji stałych, która może propagować adresy powrotu przez wywołanie procedury. Jeśli napotkamy wywołanie dispatch, ze znaną wartością destination, wtedy może być to rozłożone i uproszczone. Ta sama transformacja działa również z warunkowy przypisaniem do kodu warunkowego (cc) aby usunąć referencje do cc gdy to możliwe. FermaT mógł wyodrębnić zbiór działań dla sformowania procedury endgroup, tak więc kod:

```
r10 := 112; call endgroup
```

staje się

```
r10 := 112; endgroup(); call dispatch
```

FermaT określa, że ta wartość w r10 będzie skopiowana do destination przez ciało endgroup. Wewnątrz dispatch wartość w

destination jest porównywana z offsetami wszystkich możliwych punktów powrotu. Offset 112 jest związany z etykietą lab, więc call dispatch może być zastąpione przez call lab. Sterowanie przepływem i transformacje restrukturyzacji przepływu danych są iterowane dopóki nie będzie możliwa dalsza poprawa.

```
begin
  f_laaa := 1;
  !P open(ddin_ddname, input var os);
  !P open(rdsout_ddname, output var os);
  wprt[1..17] := "MANAGEMENT REPORT";
  writel(); writel();
  wprt[1..20] := "ITEM NET CHANGE";
  writel(); writel();
  xsw1 := 0;
do r0 := 0; r1 := 0; r15 := 0;
  !P get(ddin_ddname var os, r0, r1, r15, wrec);
  if !XC end_of_file(ddin_ddname)
    then exit(1) fi;
  if wrec.writem  $\neq$  wlast
    then if f_laaa  $\neq$  1
      then endgroup() fi;
      f_laaa := 0;
      wlast := wrec.writem;
      wnet := !XF zap("hex 0x0C") fi;
  worka := !XF pack(wrec.wrqty, 2);
  if wrec.wrtype  $\neq$  "R"
    then wnet := !XF sp(wnet, worka)
    else wnet := !XF ap(wnet, worka) fi;
  xsw1 := "hex 0xFF" od;
```

```

if xsw1 = "hex 0xFF" then endgroup() fi;
wprt[1..17] := "NUMBER CHANGED = ";
!P ed(wchange[1..10] var workb);
r4 := !XF address_of(workb); r1 := 9;
do if a[r4, 1] ≠ " " then exit(1) fi;
    r4 := r4 + 1;
    r1 := r1 - 1;
    if r1 = 0 then exit(1) fi od;
a[!XF address_of(wprt) + 17, r1 + 1]
 := a[r4, r1 + 1];
writel();
!P close(ddin_ddname var os);
!P close(rdsout_ddname var os)
where
proc endgroup() ≡
    wprt[1..4] := wlast;
    wsign := "+";
    if wnet < "hex 0x0C" then wsign := "-" fi;
    wprt[8..17] := "hex 0x40206B2020206B202120";
    !P edmk(wnet[1..10] var wprt[8..17], r1);
    r1 := r1 - 1;
    a[r1, 1] := wsign;
    writel(); writel();
    wchange := !XF ap(wchange, "hex 0x1C") end,
proc writel() ≡
    !P put(rdsout_ddname, wprt var os);
    wprt := wspaces end
end

```

Abstrakcja a Specyfikacja

System FermaT może automatycznie transformować aplikacje bez interwencji człowieka. Kolejnym krokiem w procesie abstrahowania jest zmiana reprezentacji danych tak by pliki stały się listami. Rozwiemy procedurę writel i zastąpimy zap, ap i sp wywoływanymi przez ich aktualne działania. Abstrahujemy od układu pliku wyjściowego przez stworzenie listy elementów danych, które pojawiają się w każdej linii danych wyjściowych i zostaną dodane do tej listy do tablicy output:

```

begin
  i := 0; f_laaa := 1;
  output := <<“MANAGEMENT REPORT”>,
           <<“ITEM      NET CHANGE”>>;
  xsw1 := 0;
  do i := i + 1; wrec := input[i];
    if i ≥ n then exit(1) fi;
    if wrec.wriem ≠ wlast
      then if f_laaa ≠ 1
        then endgroup() fi;

        f_laaa := 0;
        wlast := wrec.wriem;
        wnet := 0 fi;
      if wrec.wrtype ≠ “R”
        then wnet := wnet - wrec.wrqty
        else wnet := wnet + wrec.wrqty fi;
      xsw1 := “hex 0xFF” od;
    if xsw1 = “hex 0xFF” then endgroup() fi;
  output := output ++
           <<“NUMBER CHANGED = ”, wchange>>;
where
  proc endgroup() ≡
    output := output ++ <<wlast, wnet>>;
    wchange := wchange + 1 end
end

```

Możemy pozbyć się przełączników xsw1 i f_laaa przez rozwinięcie pierwszego kroku do pętli do .. od i uproszczenie. Użyjemy wtedy pętli odwróconej do przeniesienia jakichś instrukcji na górę pętli:

```

i := i + 1; wrec := input[i];
if i ≥ n
  then skip
  else wlast := wrec.writem;
        wnet := 0;
        do if wrec.wrtype ≠ "R"
          then wnet := wnet - wrec.wrqtý
          else wnet := wnet + wrec.wrqtý fi;
        i := i + 1; wrec := input[i];
        if wrec.writem ≠ wlast ∨ i ≥ n
          then endgroup();
            if i ≥ n
              then exit(1)
            else wlast := wrec.writem;
                    wnet := 0 fi fi od fi;

```

Chcemy zwinąć dwie instrukcje LAST := wrec.writem; wnet:= 0 na górę pętli, więc skonwertujemy pętlę do pętli podównie zagnieżdżonej (podwajanie pętli) i wyjmemy instrukcje z wnętrza pętli (wyjmowanie z pętli). Potem zastosujemy pętlę odwróconą. Możemy potem wyjąć również instrukcje zaczynając od endgroup () z wnętrza pętli:

```

i := i + 1; wrec := input[i];
if i ≥ n
  then skip
  else do wlast := wrec.writem;
        wnet := 0;
        do if wrec.wrtype ≠ "R"
          then wnet := wnet - wrec.wrqtý
          else wnet := wnet + wrec.wrqtý fi;
        i := i + 1; wrec := input[i];

        if wrec.writem ≠ wlast ∨ i ≥ n
          then exit(1) fi od;
        endgroup();
        if i ≥ n then exit(1) fi od fi;

```

W końcu zewnętrzna instrukcja if może być usunięta przez skonwertowanie pętli zewnętrznej do pętli while (jest to transformacja floop to while):

```

i := i + 1; wrec := input[i];
while i < n do
  wlast := wrec.writem;
  wnet := 0;
  do if wrec.wrtype ≠ "R"
    then wnet := wnet - wrec.wrqty
    else wnet := wnet + wrec.wrqty fi;
  i := i + 1; wrec := input[i];
  if wrec.writem ≠ wlast ∨ i ≥ n
    then exit(1) fi od;
endgroup() od;

```

Zauważ, że po kodzie inicjalizującym, niezmiennie $wrec = input[i]$ jest zawsze prawdą, a dla $i > 1$ $wlast = input[i-1].writem$ jest również prawdą, ponieważ jest niezmiennie $wchange = l(output) - 2$. Więc możemy usunąć te trzy zmienne z programu. Teraz program składa się z dwóch prostych zagnieżdżonych pętli, zewnętrznej pętli `while` iterującej po grupie rekordów i zakończonej wywołaniem `endgroup()`, podczas gdy wewnętrzna pętla `do ... od` iteruje po rekordach w grupie. Sugeruje to, że zrestrukturyzowaliśmy dane bliżej dopasowując je do struktury sterującej programem przez konwersję tablicy wejściowej do listy `list` gdzie każda sublisty składa się pojedynczej grupy elementów danych tak więc pętla zewnętrzna przetwarza sublisty raz w danym czasie a pętla wewnętrzna przetwarza elementy każdej sublisty. Kluczem do restrukturyzacji danych jest podział sekwencji wejściowej na sekcje, takie, że pętla zewnętrzna przetwarza jeden segment na iterację. Łatwo to uzyskać funkcją `split(p,B)` która dzieli `p` na niepuste sekcje z sekcjami dzielonymi między te pary elementów `p` gdzie `B` jest fałszywe. W naszym przypadku, warunek zakończenia w pętli wewnętrznej dostarcza właściwości przy której dzieli:

```

funct same_item(x, y) ≡
  x.writem = y.writem.

```

Wtedy nowa zmienna `q` jest wprowadzana z przypisaniem `q := split(input, same_item)`. Indeksujemy listę `q` z dwoma zmiennymi k_1 i k_2 tak, że `q[k1][k2]` = `input[i]`. Aby to zrobić zachowamy niezmiennosc

$$i = +/(\ell * q[1..k_1 - 1]) + k$$

która razem z niezmiennoscia `input = ++/q` daje wymagany zwiizek. Dodajac te zmienne duchy do programu otrzymujemy

```

q := split(input, same_item);
i := 1; k1 := 1; k2 := 1;
while i < ℓ(input) do
  wnet := 0;
  do if input[i].wrtype ≠ “R”
    then wnet := wnet − input[i].wrqty
    else wnet := wnet + input[i].wrqty fi;
  i := i + 1;
  k2 := k2 + 1;
  if k2 > ℓ(q[k1]) then k1 := k1 + 1; k2 := 1 fi;
  if input[i].wrtiem ≠ input[i − 1].wrtiem
    ∨ i ≥ ℓ(input) then exit(1) fi od;
  endgroup() od;

```

Możemy zastąpić referencje do konkretnych zmiennych input i i przez referencje do nowych zmiennych q, k₁ i k₂. Kluczowym punktem jest to , że i < ℓ(input) jeśli i tylko jeśli k₁ < ℓ(q) i

input[i].wrtiem ≠ input[i − 1].wrtiem

jest prawdą kiedy mamy tylko przesunąć do nowej sekcji danych wejściowych: innymi słowy, precyzyjniej, kiedy k₂ = 1. Możemy usunąć konkretne zmienne z programu

```

q := split(input, same_item);
k1 := 1; k2 := 1;
while k1 < ℓ(q) do
  wnet := 0;
  do if q[k1][k2].wrtype ≠ “R”
    then wnet := wnet − q[k1][k2].wrqty
    else wnet := wnet + q[k1][k2].wrqty fi;
  k2 := k2 + 1;
  if k2 > ℓ(q[k1]) then k1 := k1 + 1; k2 := 1 fi;
  if k2 = 1 then exit(1) fi od;
  endgroup() od;

```

Teraz rdukujemy pętlę wewnętrzną do prostej pętli loop:


```

q := split(input, same_item);
k1 := 1;
while k1 < ℓ(q) do
  wnet := 0;
  for k2 := 1 to ℓ(q[k1]) step 1 do
    if q[k1][k2].wrtype ≠ "R"
      then wnet := wnet - q[k1][k2].wrqty
      else wnet := wnet + q[k1][k2].wrqty fi;
    k1 := k1 + 1;
  endgroup() od;

```

Możemy wyrazić zmianę wnet jako funkcję struktury:

```

funct change(s) ≡
  if s.wrtype ≠ "R" then -s.wrqty else s.wrqty fi.

```

Jasne jest, że pętla wewnętrzna jest wyliczana jako suma danych wyjściowych change dla wszystkich struktur w subliście q[k₁], więc możemy zwinąć pętlę wewnętrzną dla redukcji mapy działania:

```

q := split(input, same_item);
k1 := 1;
while k1 < ℓ(q) do
  wnet := +/change * q[k1];
  k1 := k1 + 1;
endgroup() od;

```

Procedura endgroup() po prostu dołącza element do listy output:

```

q := split(input, same_item);
k1 := 1;
while k1 < ℓ(q) do
  wnet := +/change * q[k1];
  output := output + ⟨⟨q[k1][1], wnet⟩⟩;
  k1 := k1 + 1;
endgroup() od;

```

więc możemy zwinąć pętlę zewnętrzną do mapy działania. Takie wyodrębnienie wygląda inaczej niż oryginalny assembler (spójrz poniżej) ale oba programy są semantycznie ekwiwalentne i generują identyczne pliki wyjściowe (kiedy dane wyjściowe ze specyfikacji są formatowane do wzorca assemblera)

Źródło asemblerowe

```
*****
* TST004A0 SAMPLE PROGRAM (MCDONALDS) *
*****
*
*          REGEQU
*
*          PRINT NOGEN
TST004A0 CSECT
          STM  R14,R12,12(R13)
          LR   R3,R15
          USING TST004A0,R3
          ST   R13,WSAVE+4
          LA   R14,WSAVE
          ST   R14,8(R13)
          LA   R13,WSAVE
*
          OPEN (DDIN,(INPUT))
          OPEN (RDSOUT,(OUTPUT))
*
          MVC  WPRT(17),=CL17'MANAGEMENT REPORT'
          BAL  R10,WRITE1
          BAL  R10,WRITE1
          MVC  WPRT(20),=CL20'ITEM          NET CHANGE'
          BAL  R10,WRITE1
          BAL  R10,WRITE1
*
          MVI  XSW1,0
LAA      EQU  *
          GET  DDIN,WREC
          CLC  WRITEM,WLAST
          BE   LAC
LAAA     B    LAB
          BAL  R10,ENDGROUP
LAB      MVI  LAAA+1,0
          MVC  WLAST,WRITEM
          ZAP  WNET,=P'O'
          BAL  R10,PROCGRP
          MVI  XSW1,X'FF'
          B    LAA
LAC      BAL  R10,PROCGRP
          MVI  XSW1,X'FF'
          B    LAA
*
LAD      CLI  XSW1,X'FF'
```

```

        BNE  LADA
        BAL  R10,ENDGROUP
LADA   EQU  *
        MVC  WPRT(17),=CL17'NUMBER CHANGED = '
        ED   WORKB,WCHANGE
        LA   R4,WORKB
        LA   R1,9
LADB   CLI  0(R4),C' '
        BNE  LADC
        LA   R4,1(R4)
        BCT  R1,LADB
LADC   EX   R1,WMVC1
*WMVC1 MVC  WPRT+17(1),0(R4)
        BAL  R10,WRITE1
*
        CLOSE DDIN
        CLOSE RDSOUT
*
        L    R13,WSAVE+4
        LM   R14,R12,12(R13)
        SLR  R15,R15
        BR   R14
*
PROGGRP EQU  *
        ST   R10,WST10A
        PACK WORKA,WRQTY
        CLI  WRTYPE,C'R'
        BNE  LBA
        AP   WNET,WORKA
        B    LBB
LBA    SP   WNET,WORKA
LBB    L    R10,WST10A

```

```

        BR      R10
*
ENDGROUP EQU  *
        ST      R10,WST10A
        MVC     WPRT(4),WLAST
        MVI     WSIGN,C'+ '
        CP      WNET,=P'0'
        BNL     LCA
        MVI     WSIGN,C'- '
LCA     EQU  *
        MVC     WPRT+7(10),=X'40206B2020206B202120'
        EDMK    WPRT+7(10),WNET
        BCTR    R1,0
        MVC     0(1,R1),WSIGN
        BAL     R10,WRITE1
        BAL     R10,WRITE1
        AP      WCHANGE,=P'1'
        L       R10,WST10A
        BR      R10
*
WRITE1  EQU  *
        PUT     RDSOUT,WPRT
        MVC     WPRT,WSPACES
        BR      R10
*
WMVC1   MVC     WPRT+17(1),0(R4)
*
WSAVE   DC      18F'0'
WST10A  DS      F
WREC    DS      OCL80
WRITEM  DS      CL4
        DS      CL1
WRTYPE  DS      CL1
        DS      CL1
WRQTY   DS      CL3
        DS      CL70
WPRT    DC      CL80' '
WSPACES DC      CL80' '
WLAST   DC      CL4'****'
WCHANGE DC      PL4'0'
WNET    DC      PL4'0'
WORKA   DC      PL2'0'
WORKB   DC      XL10'40206B2020206B202120'
WSIGN   DC      CL1' '
XSW1    DC      X'00'
*
        LTORG
*
        DDIN    DCB    DDNAME=DDIN,
                    DSORG=PS,
                    EODAD=LAD,
                    MACRF=GM
        RDSOUT  DCB    DDNAME=RDSOUT,
                    DSORG=PS,
                    MACRF=PM
*
        END

```

Specyfikacja WSL

begin

$q := \text{split}(\text{input}, \text{same_item});$

$\text{output} := \text{header} \uparrow \text{process} * q$

$\uparrow \langle \langle \text{"NUMBER CHANGED = "}, \ell(q) \rangle \rangle$

where

func $\text{same_item}(x, y) \equiv x.\text{writem} = y.\text{writem}.$

func $\text{process}(L) \equiv \langle L[1], +/\text{change} * L \rangle.$

func $\text{change}(s) \equiv$

if $s.\text{wrtype} \neq \text{"R"}$ **then** $-s.\text{wrqty}$ **else** $s.\text{wrqty}$ **fi.**

end